### ⑲ 日本国特許庁(JP)

@特許出願公開

# ⑫公開特許公報(A)

昭60-58738

@Int.Cl.4

識別記号

庁内整理番号

@公開 昭和60年(1985)4月4日

H 04 K 1/00 H 04 L 9/00 7240-5K 7240-5K

審査請求 未請求 発明の数 1 (全5頁)

の発明の名称 暗号装置

**和特 頤 昭58-166560** 

**愛出** 頤 昭58(1983)9月12日

⑩発明者 鯖戸 晓夫

東京都港区芝5丁目33番1号 日本電気株式会社内

⑩出 願 人 日本電気株式会社 東京都港区芝5丁目33番1号

の代理人 弁理士 芦田 坦 外2名

明 岡 曹

1. 発 明 の 名 称

暗号装置

#### 2. 特許請求の範囲

#### 3. 発明の詳細な説明

本発明は暗号装置に関し、特に<del>数置に対する不正なアクセスが行われた時に暗号</del>装置内部に配憶されている暗号情報が消去してしょう方式の暗号 装置に関するものである。

しかしながら暗号装置の場合には,通常その内部に電子健等の第3者に知られたくない情報が記憶されており,装置組み立て上の容易さ及び保守上の容易さを保ちつつ,不正なアクセスに対して

特問昭G0-58738(2)

は暗号装置内部に配憶されている情報を消去してしまり必要がある。 との点については暗号装置に関する米国の連邦標準(フェデラル スタンダード)1027においても述べられている。そして正規のアクセスはふつうエンクロージャの上面又は前面に貸付きの蓋又は扉を取り付け、鍵を用い又は電磁的に解錠して内部にアクセスするようにしている。

暗号装置の構造としては理想的には外部からの不正な侵入に対してねじ等が外側に全く現われないものが望まれるが、エンクロージャシャーシと電子回路を主体とする本体部とをねじを全く用いないで或いは外側にねじを出さないで作ることは、組み立て上かよび保守上困難である。

したがって本発明の目的は、エンクロージャを ねじを用いて作っても外部からの不正アクセスに 対しては本体部のメモリに記憶されてWる秘密情報を 自動的に消去して了りよりな略号装置を得よりと するものである。

本発明によれば、秘密情報記憶用のメモリを含 (3)

て、4 極の板 6 の上には電子回路その他の部品 7 が取付けられて かり、外部の 役目を した いん と図の右に向いた 前面板 9 が最下部の板 6 にした と図の右に向いた 前面板 9 が最 体 部 5 は にして かりられている。 そして で で が いん は じ にん は り に よ り エンクロージャ に 前 か いん は じ にん を かけ た と が で き な に た っ シャ 1 の を か な 外 せ ば 本 体 取 り 外 ナ こ と が の あ る。 な 節 か ら 外 都 に 取 り 外 ナ こ と が の あ る。

次に図面を用いて詳細に説明する。

第1 図は本発明の一実施例である暗号装置の構成をあらわした断面図である。 1 はエンクロージャであって、前面には正規アクセス開始のための
錠2のとりつけられた扉3が漿番部4で開閉可能
にとりつけられており、開いた状態で内部にアクセスできるようになっている。 5 は本体部であっ

(4)

第1のマイクロスイッチ11のばね板を押して接 点間の断を接に切換えるようになっている。その 検出機能の目的についてはあとに説明する。

本体部5の適当の位置に設けられた第2のマイ クロスイッチ12はエンクロージャ1と本体部5 のずれを検出するためのものである。第1図のよ うな構造の装置では、例えば正規なアクセスを開 始するための錠2を破壊して扉3をあけ、保持具 10のねじを抜けば本体5をエンクロージャ1の 左の開放部から外に取り出し、本体部5のすべて の部分にアクセスでき、メモリに記憶されている 秘密情報を秘密情報入力端子から不正に取り出す ことができる。これを防止するため。エンクロー ジャ1の内部のマイクロスイッチ12に対向する 位置に凸起14を設け、正常位置においてマイク ロスイッチのばね板15を押圧して2つの内部接 点が例えば接になるように、又或る程度ずれた位・ 置(図示してないがとの場合左方向にスイッチの 長さ程度はなれた位置)においてばね板I5が開 放されて2接点間が断になるようにしてあって、

しかし乍らこのずれの検出だけでメモリ中の秘密情報を抹消するのは好ましくない。それはこのような方式では本体部5を調整のためエンクロージャから取り出す度に秘密情報を再記憶させる必要があるので、保守性が悪くなるだけでなく秘密保持の面でも好ましくないことである。そこでの問題をなくすために設けられたのが先に構造のみ説明した第1のマイクロスイッチ11である。

第2図は上記の2つのマイクロスイッチの接断の変換から不正のアクセス時にメモリ中の秘密情報を抹消するための機構の一部および電気回路の構成の一例を示した図である。この第2図において第1図におけると同じ構成要案に対しては同じ参照数字を付してある。なな2つのマイクロスイッチ11と12は模型的にあらわしてあり,又ス

信号を発してメモリ25に記憶されている秘密情報を抹消する回路である。

(7)

以上のような構成になっているので、不正アクセスがあればメモリ中に配憶されている秘密情報が抹消され、機密の保持が可能となり、正規のアクセスによれば秘密情報を消すことなく本体部をエンクロージャから取り外すことができる。

上配の実施例においてはずれを検出してずれ信号を発するのにマイクロスイッチ12と凸起14を用いたが、凸起の代りに凹部を設け、凹部でばれ扱15を開放し、それ以外の部分(エンクロージャの上部の大部)で押圧するようにしてもよい、更に凹凸部を作ることなく全体を平面のままにしておきばれ板15を押圧した状態にしてもよい、但してのときはエンクロージャ1から本体部5をマイクロスイッチ12が外れるところまで抽出して始めて動作する。

第3図は第2図のマイクロスイッチと同じ機能を持つスイッチ回路の一例を示した図であって, 31は金属ばね板,32は導体突起,33は金属 イッチ11と鏡2の間の相対位置と向きは動作を 分り易くするための第1図とは異らせてある。

また判定回路 2 3 はアクセス開始 信号 a が発せられていないのにも拘らすずれ信号 b が発せられたことを検出すると不正アクセスがあったとして不正アクセス信号 c を発する回路であり、抹消信号発生回路 2 4 は不正アクセス信号 c を受けると
(8)

はれ板31を本体部5に同定するための仮想固定具,6aは第1 図の板6,6'の りち検出回路2 2 の載っている板とする。板6aとエンクロージャ1 は後面板8と底部板 6'と支柱16を介して電気的に接続してかり,第3 図ではこれを顧35でで,本体部5 がエンクロージャ内の定位置にあれば検出回路22 の2つの入力は接の状態になり,両者はずれれば断となって第2図におけると全く同じ状態になる。

第4図はスイッチ回路の更に他の例を示したもとので、41は小円形の導体片でエンクロージャとはこれを囲むように接続してもる。図からすぐ分るようには、ッツ形の絶縁板である。図からすぐ分るようには、ッツ形の絶縁板である。図からすぐ分るようは接のとの、第3図と同じく検出回路22の人力は接のなくすればエンクロージャ1と本体部5の方のので左右方向)にずらすことをなく。エンクロージので左右方向)にずらすことをなく。エンクローンでも対してもなく。エンクロースをは、アラートを表しています。アラートを表している。アラートを表している。アラートを表している。アラートを表している。アラートを表している。アラートを表している。アラートを表している。アラートを表している。アラートを表しているのでは、アラートを表している。アラードを表している。アラートを表している。アラートを表している。アラートを表している。アラートを表しているのでは、アラートを表している。アラートを表しているのでのできる。アラートを表しているのでものでのでものでものでものです

+1を左右方向(図では紙面に垂直方向)に歪ませるだけでもとれを検出するととができる。 なおとの種の装置の少なくともエンクロージャ1は鉄板で作るのがふつりであるから、導電性ゴムで小円板41を,フェライト磁石粉末ゴムでドーナッツ状板を形成すれば,これらをエンクロージャに取付けるのは極めて簡単であり、又その位置を容易に調整するととができる。

また先述の実施例において、アクセス動作を開始するための手段として鍵で機械的に操作する錠2とマイクロスイッチ13を用いたがこれに限られるものではなく、錠を電磁的に側卸するものであってもよい。

以上説明したように本発明によれば、不正アクセスがあればメモリ中に記憶されている秘密情報が抹消されて機密の保持が可能となり、而もアクセス権のある人がアクセスするときには秘密情報が抹消されないので再記憶させる手間を余計に掛ける必要がなくなる。

以下余白

(11)

4. 図面の簡単な説明

第1図は本発明の一実施例である暗号装置の構成をあらわす断面図,第2図は第1図の装置の機構の一部および回路の構成の一例を示した図,第3図はスイッチ回路の他の例を示け図,第4図はスイッチ回路の更に他の例を示した図である。

記号の説明:1 は外部管体(エンクロージャ),2 は競,3 は扉,5 は本体部,6 と 6'は板,7 は電子回路などの部品,8 は後面板。9 は前面板。1 0 は保持具,1 1 と 1 2 はマイクロスイッチ,1 3 は矩形糠,1 4 は凸起,1 5 はばれ板,1 6 は金國支柱,2 1 はアクセス開始輸出回路,2 2 はずれ検出回路,2 3 は判定回路,2 4 は抹消傷号発生回路,2 5 はメモリ,4 1 は小円形導体片,4 2 はドーナッツ型絶級板をそれぞれあらわしている。

代理人 (7)27) 弁理士 後 藤 洋



(12)

## 第1図



